**Hệ thống bus**

**Vi xử lý STM32F411 sử dụng AHB và APB bus**

A computer screen shot of a bus

AI-generated content may be incorrect.

A computer screen shot of a blue and white diagram

AI-generated content may be incorrect.

A computer screen shot of a diagram

AI-generated content may be incorrect.

Master là bên tạo ra hoạt động

Bên slave là bên hoạt động theo yêu cầu của master

**Có 6 master và 5 slave**

A screen shot of a computer

AI-generated content may be incorrect.

**VD: sử dụng ADC để đọc dữ liệu**

A computer screen shot of a diagram

AI-generated content may be incorrect.

Load: ADC => APB2 => AHB => S-bus (Truyền dữ liệu vào các thanh ghi từ R0-R12)

Store: S-bus => SRAM (Lưu dữ liệu vào bộ nhớ Ram)

**Sử dụng DMA P2**

A diagram of a computer

AI-generated content may be incorrect.

Sử dụng DMA sẽ giảm khối lượng việc của vi xử lý